

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 07-281633

(43)Date of publication of application : 27.10.1995

(51)Int.Cl.

G09G 3/20
H04N 5/202

(21)Application number : 06-092936

(71)Applicant : FUJITSU GENERAL LTD

(22)Date of filing : 06.04.1994

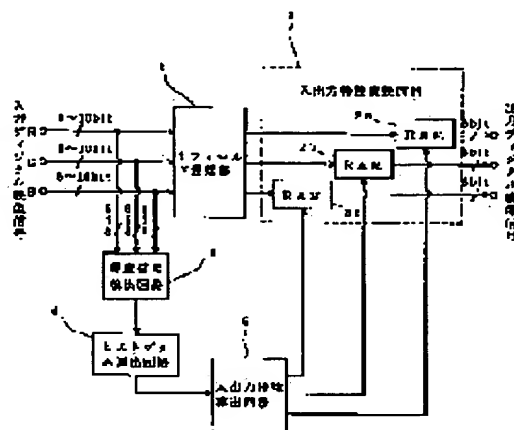
(72)Inventor : SUGAWARA MOTOO

(54) PICTURE DISPLAY PROCESSING METHOD OF ELECTRONIC DISPLAY AND DEVICE THEREFOR

(57)Abstract:

PURPOSE: To suppress the black paint out and white paint out of a screen, and to improve the contrast of a screen and picture quality when a picture is displayed on an electronic display such as a LCD and a PDP.

CONSTITUTION: In the video display processing method and the device of an electronic display for converting the input/output characteristics by matching an input video signal with the characteristic of the electronic display to display a picture, an input video signal (RGB digital video signal) is delayed by one field by means of an one field delay part 1 while the luminance signal of the input video signal is detected by a luminance signal detecting circuit 3, the same signal levels are counted in a histogram calculating circuit 4 by means of the luminance signal, the histogram of the video signal is formed every one field, the average value (APL: averaged video level) and the variance (or standard deviation) are calculated in a calculating circuit 5 for input/output characteristic based on the histogram, the input/output characteristic data of a converter circuit 2 for input/output characteristic complied with the average value and the variance are calculated, written in the RAMs 2a, 2b, 2c of the converter circuit 2 for input/output characteristic and the video signal delayed by one field is subjected to the conversion of the input/output characteristic (gamma correction) in the converter circuit 2 for input/output characteristic.



LEGAL STATUS

[Date of request for examination] 28.04.1998

[Date of sending the examiner's decision of rejection] 08.11.2000

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2000 Japanese Patent Office

BEST AVAILABLE COPY

公開特許公報フロントページ

(11)公開番号: 特開平07-281633

(43)公開日: 1995年10月27日

(51)Int.Cl.6

G09G 3/20
H04N 5/202

(21)出願番号: 特願平06-092936

(71)出願人: 株式会社富士通ゼネラル

(22)出願日: 1994年04月06日

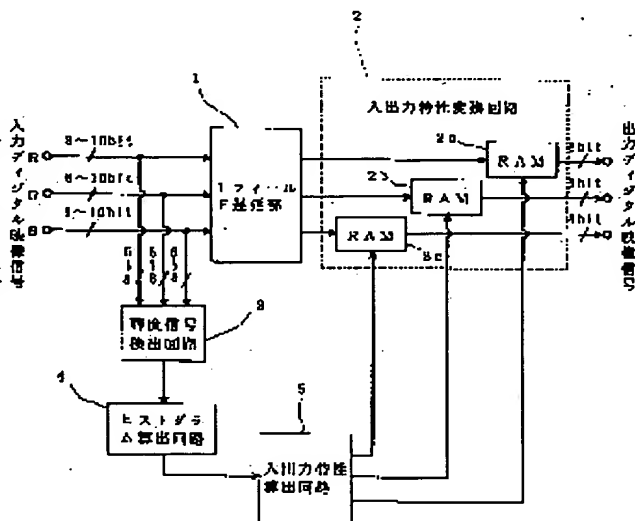
(72)発明者: 菅原 元雄

(54) 電子ディスプレイの映像表示処理方法およびその装置

(57)【要約】

【目的】LCDやPDP等の電子ディスプレイに映像を表示する際、画面の黒つぶれ、白つぶれを抑え、かつ画面のコントラストを改善し、画質の向上を図る。

【構成】入力映像信号を電子ディスプレイの特性に合わせて入出力特性変換して映像を表示可能とする電子ディスプレイの映像表示処理方法およびその装置であって、入力映像信号(RGBデジタル映像信号)を1フィールド遅延部1で1フィールド遅延する一方、その入力映像信号の輝度信号を輝度信号検出回路3で検出し、この輝度信号により同じ信号レベルをヒストグラム算出回路4でカウントして1フィールド毎に映像信号のヒストグラムを作成し、このヒストグラムに基づいて入出力特性算出回路5でそのヒストグラムの平均値(APL; 平均映像レベル)、分散(または標準偏差)を算出し、この平均値および分散に応じた入出力特性変換回路2の入出力特性データを算出して同入出力特性変換回路2のRAM2a, 2b, 2cに書き込み、上記1フィールド遅延された映像信号をその入出力特性変換回路2で入出力特性変換(ガンマ補正)する。



リーガルステータス

【審査請求日】

1998年04月28日

【拒絶査定発送日】

2000年11月08日

【最終処分種別】

【最終処分日】

【特許番号】

【登録日】

【拒絶査定不服審判番号】

【拒絶査定不服審判請求日】

【本権利消滅日】

Copyright (C) 1998,2000 Japanese Patent Office